



新思科技積體電路（IC）設計暑期工作坊

Synopsys Integrated Circuits Design Summer Workshop

➤ 活動目的：

積體電路（IC）創新技術迭起，改變人們的生活和工作方式。自駕車、機器學習、智慧穿戴裝置等遍佈日常之中，成為新常態。萬物聯網，智慧相連，數位創新時代已來臨。當 IC 設計技術快速發展，對於不斷縮小的電晶體節點技術，便需要提升設計能力來因應新世代的需求。

台灣新思科技邀請電機資訊領域的學生，參加本年度「新思科技積體電路（IC）設計暑期工作坊」，學習最先進的 EDA 輔助軟體工具技術，強化數位 IC 設計能力。

課程將由新思科技專業技術團隊示範數位 IC 設計流程中 EDA 輔助軟體工具的使用方法，說明 IC 設計模擬分析及電路佈局的完整流程，同時提供製程資料供同學線上實際操作練習，提升同學對於設計驗證環境和整體流程的認識，並熟悉數位 IC 設計基礎與佈局相關 EDA 輔助軟體。

漫漫暑假只能宅在家的此刻，就一起來和新思學習，不讓暑假留白吧！

➤ 主辦單位：

台灣新思科技

➤ 時間：

本課程為時共兩週，須全程參與並完成作業繳交，方授予上課證書。

- 第一週：2021 年 7 月 26 日至 7 月 30 日，講師授課及實作（lab）帶領
- 第二週：2021 年 8 月 2 日至 8 月 6 日，學員自主實作練習及線上 Q&A

➤ 上課方式：

- A. 授課及實作說明：Zoom 線上平台
- B. 實作練習：AWS 雲端虛擬平台
- C. 線上 Q&A：Microsoft Teams 線上平台

University Program

The SYNOPSYS logo is displayed in a purple serif font. To the left of the logo is a photograph of a group of diverse students sitting around a table in a classroom or meeting room, engaged in discussion and looking at laptops.

➤ 課程表：

A. 第一週 (2021 年 7 月 26 日至 7 月 30 日)：講師授課及實作帶領

Date	Topic
July 26 (09:30 ~12:00)	Introduction to Digital Design Flow Verilog for Synthesis
July 26 (13:30 ~ 16:00)	Lab Verilog (1)
July 27 (9:30 ~ 12:00)	Simulation of Digital Circuits w/ VCS Debug w/ Verdi
July 27 (13:30 ~ 16:00)	Lab Verilog (2)
July 28 (09:30 ~ 12:00)	Design Compiler (1) Design Compiler (2)
July 28 (13:30 ~ 16:00)	Lab Design Compiler
July 29 (09:30 ~ 12:00)	IC Compiler II (1) IC Compiler II (2)
July 29 (13:30 ~ 16:00)	Lab Compiler II
July 30 (09:30 ~12:00)	PrimeTime Lab PrimeTime

B. 第二週 (2021 年 8 月 2 日至 8 月 6 日)：學生自主實作練習及線上 Q&A

➤ 適合對象：

國內大專校院電機、電子、資工等相關科系在學之研究生，含大四應屆畢業並確認續讀碩士班者；或碩士班應屆畢業並確認續讀博士班者。

註：應屆畢業生即將進入職場工作者，不在此次工作坊對象之列。惟歡迎應屆畢業之職場新鮮人留下聯絡資料([前往填寫](#))，新思科技將在本年下半年另行舉辦針對職場新鮮人的數位 IC 設計工作坊，將優先提供報名資訊。

➤ 先備條件：

1. 具備半導體基本電子知識
2. 數位 IC 設計基礎知識
3. 熟悉 Linux 環境

University Program



SYNOPSYS®

- **活動費用：**本活動免費，惟名額有限，報名從速。
- **修課獎勵：**全程參與課程並完成課程所有實作練習 (lab)，頒發上課證明。
- **報名方式：**
 1. **線上報名連結：** <https://forms.office.com/r/0bkSL7wXir>
 2. 報名即日起至 2021 年 7 月 14 日下午 11:59 分止 (倘報名人數眾多，將提前截止報名)。
 3. 錄取通知將於 2021 年 7 月 19 日至 7 月 21 日之間，統一以 email 寄送，並提供課程登入操作說明。
 4. 主辦單位保有更動議程、改期或取消活動之權利。
- **注意事項：**
 1. 請自行準備個人電腦、耳機、麥克風等，並事先測試設備均可正常運作。
 2. 請事先安裝 Zoom 及 Teams 線上會議室軟體，並熟悉使用方式。
- **聯絡窗口：** Anna Hsu, Synopsys University Program (chunhsu@synopsys.com)